



(1) Veröffentlichungsnummer: 0 600 112 A1

(12)

## EUROPÄISCHE PATENTANMELDUNG

(21) Anmeldenummer: 92120421.0

(5) Int. Cl.5: **G06F** 12/14, G06F 12/10

2 Anmeldetag: 30.11.92

43 Veröffentlichungstag der Anmeldung: 08.06.94 Patentblatt 94/23

Benannte Vertragsstaaten: AT BE CH DE DK ES FR GB GR IE IT LI LU MC **NL PT SE** 

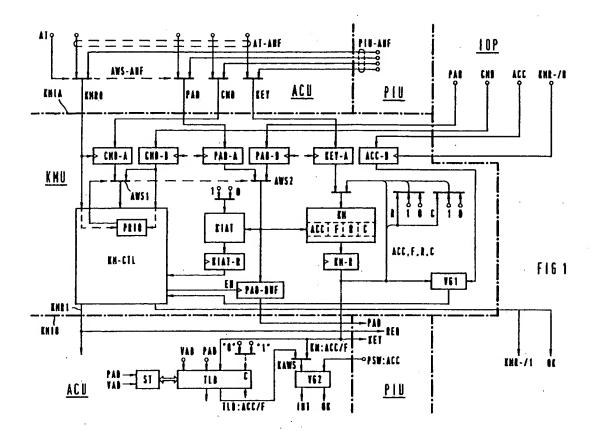
(7) Anmelder: Siemens Nixdorf Informationssysteme Aktiengesellschaft Fürstenallee 7 D-33102 Paderborn(DE)

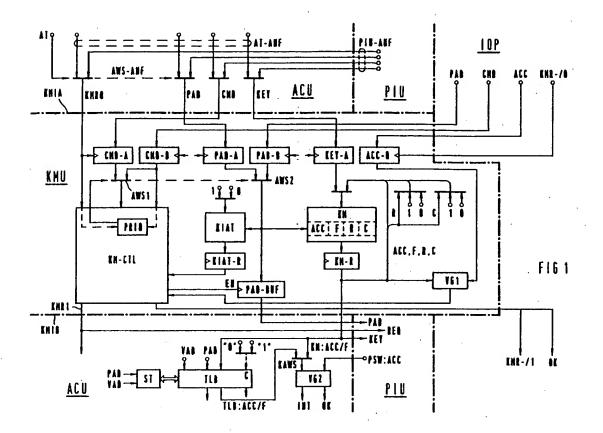
Erfinder: Eckenberger, Eberhard, Dipl.-Ing. Bettinastrasse 23 W-8000 München 83(FR) Erfinder: Wimmer, Manfred, Dipl.-Ing. Pierling 28 W-8225 Traunreut(DE)

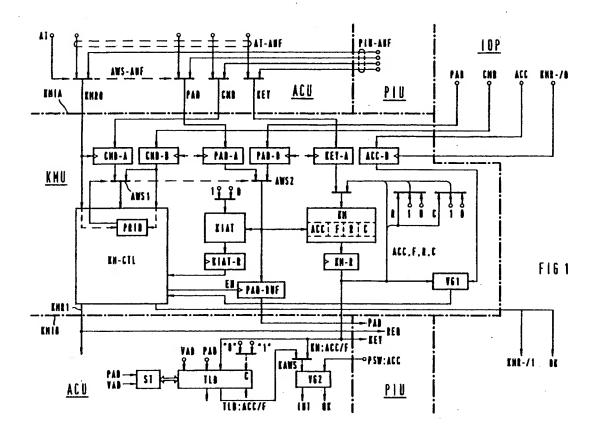
Vertreter: Fuchs, Franz-Josef, Dr.-Ing. et al Postfach 22 13 17 D-80503 München (DE)

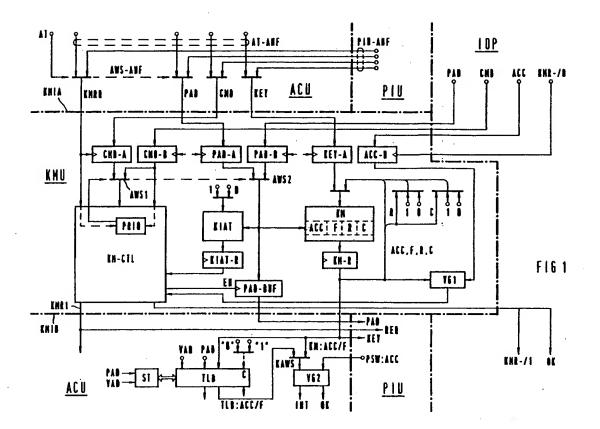
- Datenverarbeitungsanlage mit virtueller Speicheradressierung und schlüsselgesteuertem Speicherzugriff.
- (57) Mit der Adreßumsetzungseinheit (ACU) des Prozessors (PIU) gekoppelte eigenständige Schlüsselspeichersteuereinheit (KMU) mit einem durch reale Speicheradressen ansteuerbaren Schlüsselspeicher (KM), der Einträge (KEY) für jeden im Arbeitsspeicher gesondert geschützten Datenabschnitt, z.B. Seite, enthält. Jeder Eintrag besteht aus dem Speicherschlüssel (ACC) und drei weiteren Steuerbits (F, R und C,) von denen die letzteren auch der Verwaltung dienen. Ansteuerung von Adreßumsetzungseinheit (ACU) und Prozessor (PIU) über gemeinsame umschaltbare Eingabeschnittstelle (KMIA), während die Ein-/Ausgabeprozessoren (IOP) über eine gesonder-

te Schnittstelle angekoppelt sind. Die Schlüsselspeichersteuereinheit (KMU) arbeitet befehlsgesteuert. Sie wird bei jeder Speicheranforderung des Prozessors (PIU) im Rahmen der Adreßumsetzung von der Adreßumsetzungseinheit (ACU) angesteuert, wenn die Verwaltungsbits zu ändern sind oder noch kein Eintrag im Adreßumsetzungspuffer (TLB) vorliegt. Kennzeichnung von Einträgen im Adreßumsetzungspuffer (TLB) in einem zum Schlüssselspeicher parallel adressierbaren Speicher (KIAT) gleicher Tiefe verhindert unnötige Überprüfungen des Adreßumsetzungspuffers (TLB), wenn Einträge zu löschen sind.

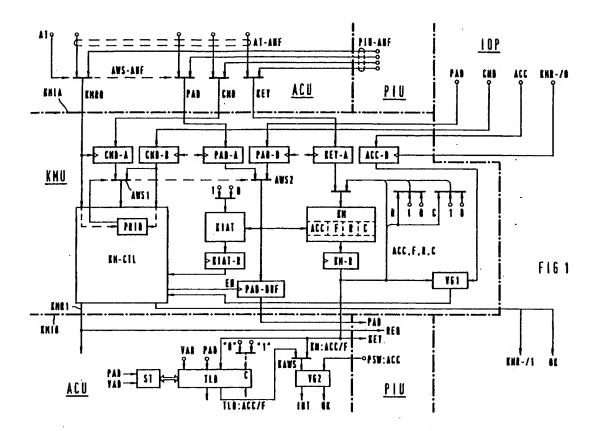


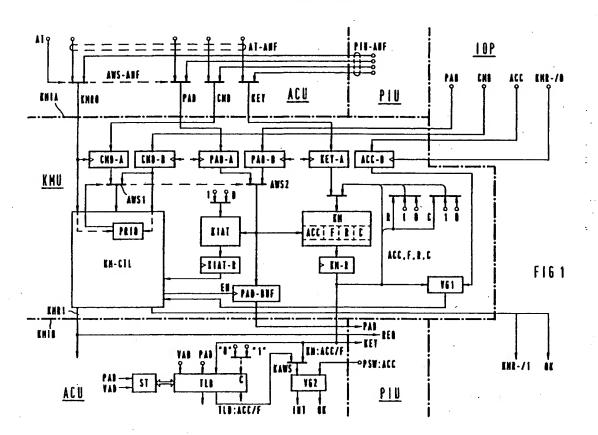


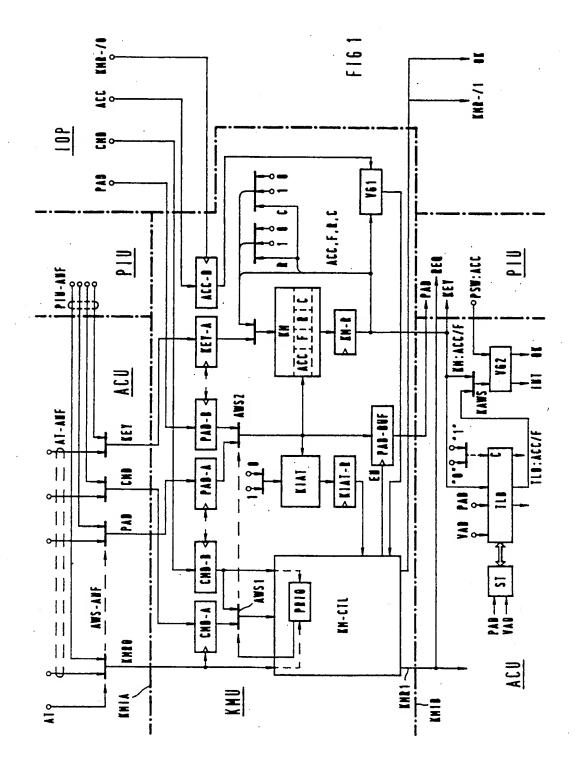


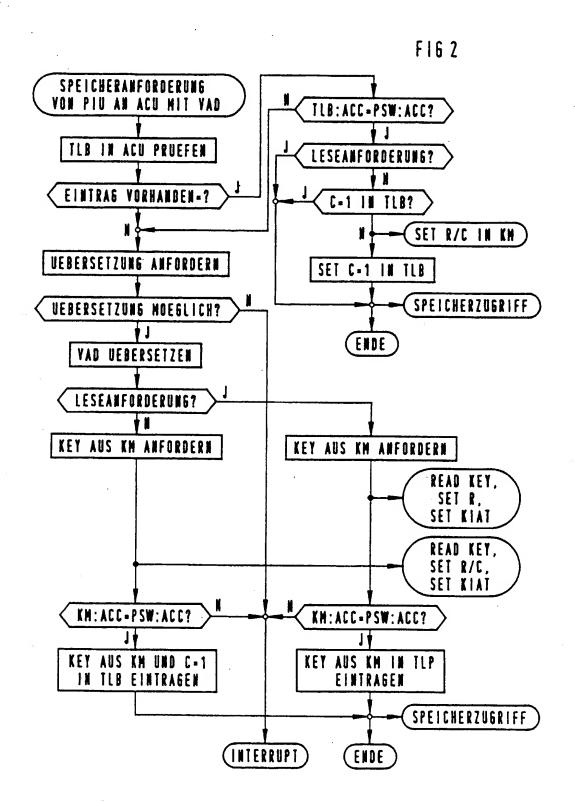


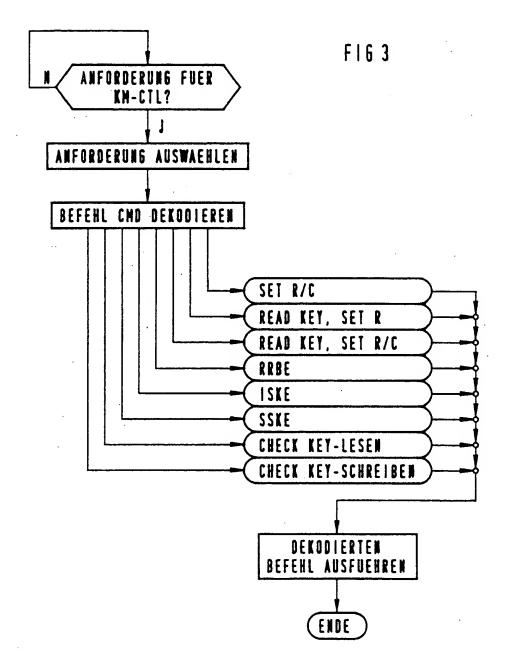
EP 0 600 112 A1



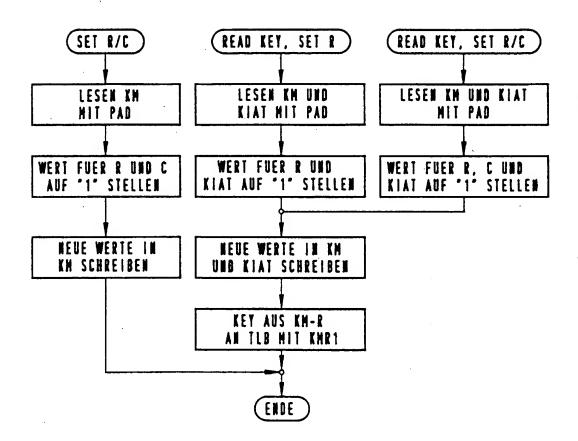


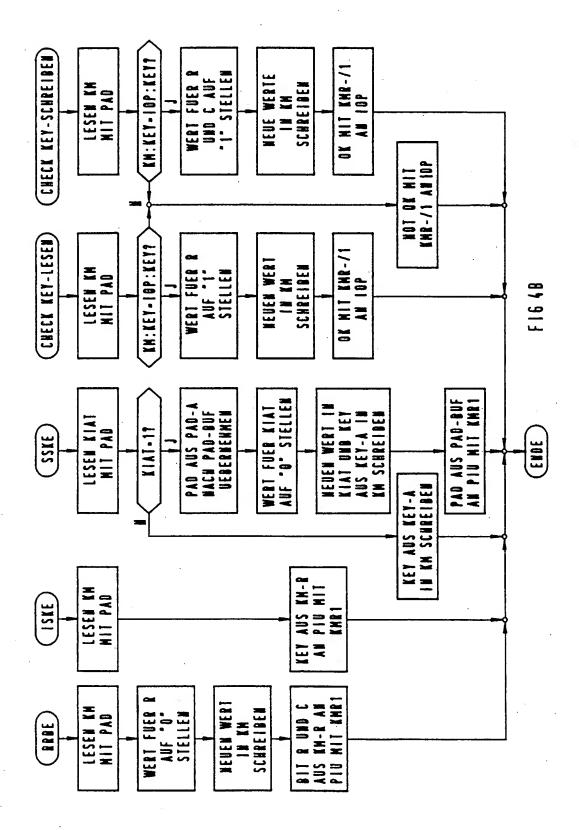






F16 4A







## EUROPÄISCHER RECHERCHENBERICHT

Nummer der Anmeldun

EP 92 12 0421

EINSCHLÄGIGE DOKUMENTE					
Kategorie	Kennzeichnung des Dokum der maßgebli		it erforderlich,	Betrifft Anspruch	KLASSIFIKATION DER ANMELDUNG (Int. Cl.5 )
X Y	US-A-4 903 234 (SAKURABA ET AL)  * Zusammenfassung; Abbildung 1 *  * Spalte 1, Zeile 1 - Spalte 2, Zeile 60 *  * Spalte 4, Zeile 10 - Zeile 47 *			1 2,4,5 3	G06F12/14 G06F12/10
<b>'</b>	COMPUTER DESIGN, Bd. 21, Nr. 2, Apri Seiten 63 - 64 'Mid Memory Protection a Access' * das ganze Dokumer	croprocessor E and Virtual Me	Builds In	2	
<b>'</b>	EP-A-O 149 389 (FUC * Zusammenfassung; * Seite 3, Zeile 11 * Seite 7, Zeile 13	Abbildung 2 ' l - Seite 4, 2	Zeile 5 *	4	
Υ -	EP-A-O 288 636 (NET * Zusammenfassung; * Seite 19, Zeile 1 * Seite 26, Zeile 4	Abbildungen 7 - Seite 20,	7A,7B,9,13 Zeile 57 *	5	RECHERCHIERTE SACHGEBIETE (Int. Cl.5 )
	* Seite 29, Zeile 3	35 - Zeile 56 	*	1,2	
Der vo	rtiegende Recherchenbericht wur				
Recherchement Abschlinder DEN HAAG 02 JULI		m der Recherche 1993		Prefer POWELL D.	
X : von besonderer Bedeutung allein betrachtet Y : von besonderer Bedeutung in Verbindung mit einer			T: der Erfindung zugrunde liegende Theorien oder Grundsätze E: älteres Patentfokument, das jedoch erst am oder nach dem Anmeldedatum veröffentlicht worden ist D: in der Anmeldung angeführtes Dokument L: aus andern Gründen angeführtes Dokument  A: Mitglied der gleichen Patentfamilie, übereinstimmendes Dokument		